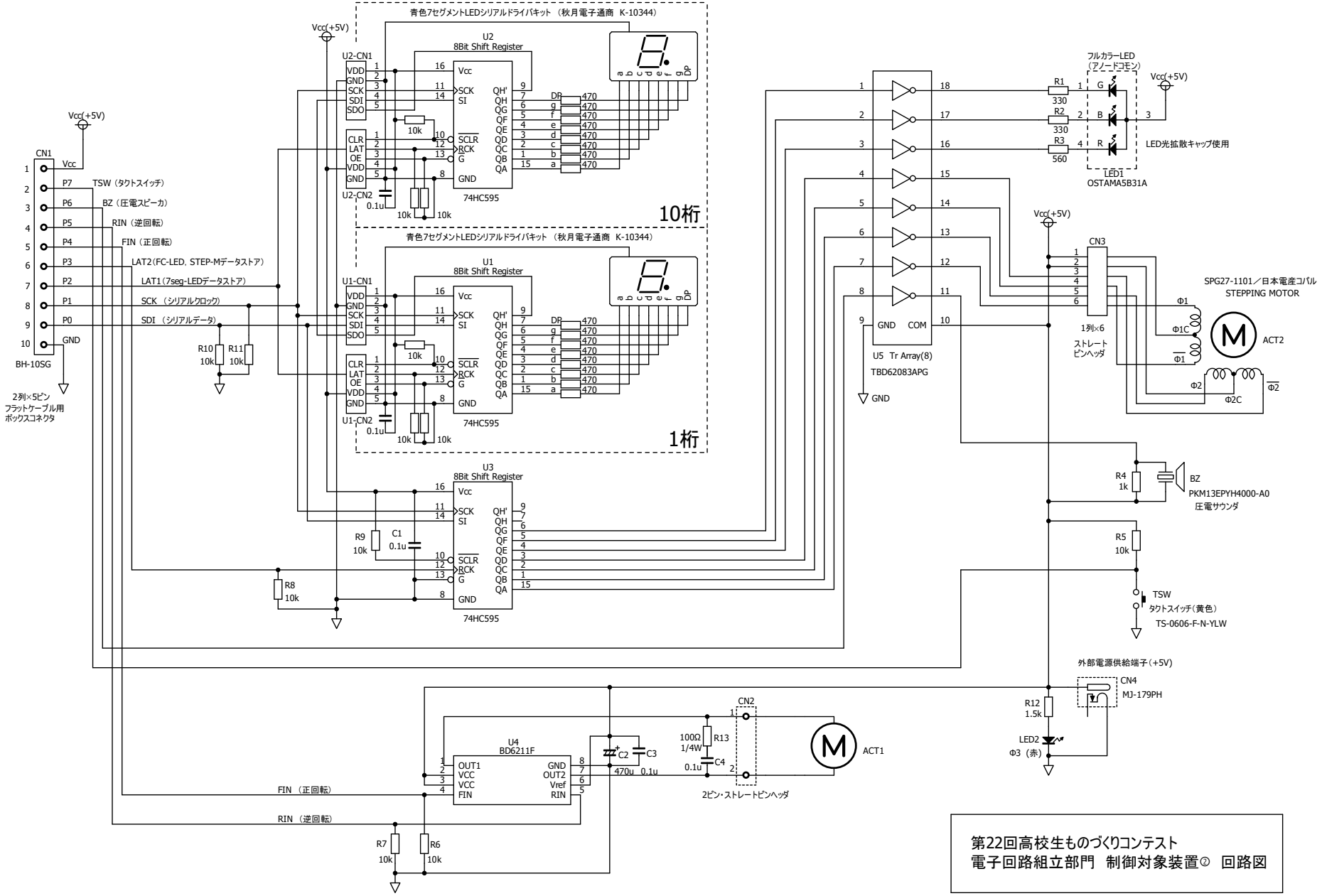【資料1　制御対象装置②の回路図】